



## PATENT ABSTRACTS OF JAPAN

(11) Publication number: 09045818 A

(43) Date of publication of application: 14.02.97

(51) Int. Cl. H01L 23/28  
H01L 23/12

(21) Application number: 07215524

(71) Applicant: DAINIPPON PRINTING CO LTD

(22) Date of filing: 02.08.95

(72) Inventor: KONO SHIGEKI

## (54) RESIN SEALED SEMICONDUCTOR DEVICE

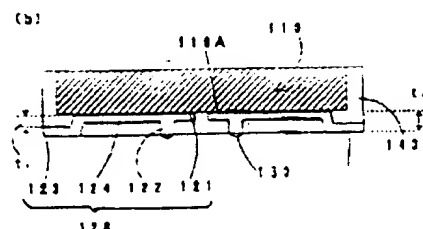
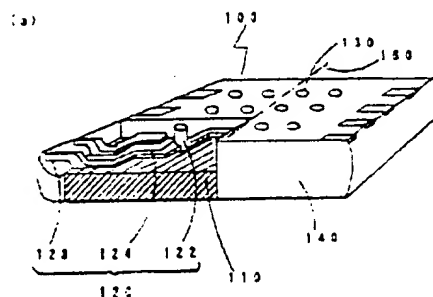
(57) Abstract:

**PROBLEM TO BE SOLVED:** To provide a small and excellently mountable resin sealed semiconductor device with a lead frame, which can cope with the multiple terminal formation.

**SOLUTION:** This resin sealed semiconductor device is provided with an inner terminal 121 which is electrically connected to the terminal of a semiconductor element by pang bonding, the first external terminal 122 to be used for the first external terminal 122 to be used for connection to an external circuit, the second external terminal 123, and a connection lead 124 with which the inner terminal and the first external terminal or the second external terminal are connected and the first external terminal and the second external terminal are connected along the terminal forming surface of a semiconductor element. A plurality of the first external terminal are provided in pole-like form one-dimensionally or two-dimensionally at right angle with the terminal forming surface of the semiconductor element. A part of the first external terminal is exposed from a resin part, and the second external terminal is exposed from the resin on the side

face side which is not the terminal face side of the semiconductor element.

COPYRIGHT: (C)1997,JPO



(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平9-45818

(43) 公開日 平成9年(1997)2月14日

(51) Int.Cl.<sup>6</sup>

H 0 1 L 23/28  
23/12

識別記号

庁内整理番号

F I

H 0 1 L 23/28  
23/12

技術表示箇所

A  
L

審査請求 未請求 請求項の数3 F D (全 6 頁)

(21) 出願番号 特願平7-215524

(22) 出願日 平成7年(1995)3月2日

(71) 出願人 000002897

大日本印刷株式会社

東京都新宿区市谷加賀町一丁目1番1号

(72) 発明者 河野 茂樹

東京都新宿区市谷加賀町一丁目1番1号

大日本印刷株式会社内

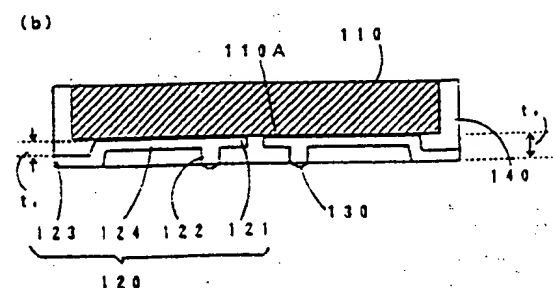
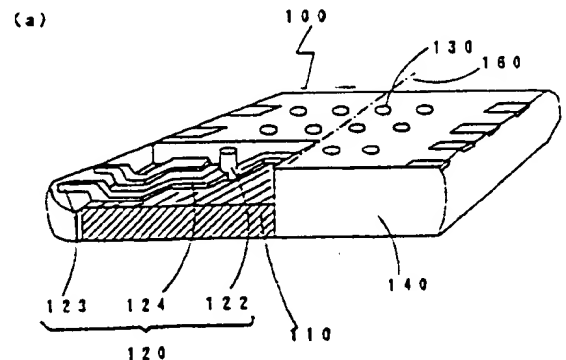
(74) 代理人 井理士 小西 淳美

(54) 【発明の名称】 樹脂封止型半導体装置

(57) 【要約】 (修正有)

【課題】 リードフレームを用いた樹脂封止型半導体装置で、小型で実装性が良く、且つ、多端子化に対応できるものを提供する。

【解決手段】 半導体素子の端子とギャングボンディングにより電気的に結線するための内部端子121と、外部回路への接続のための第一外部端子122と第二外部端子123と、半導体素子の端子形成面に沿い、内部端子と第一外部端子ないし第二外部端子とを、または第一外部端子と第二外部端子とを一体的に連結する接続リード124とを有し、第一外部端子は半導体素子の端子形成面へ直交して柱状に、一次元的ないし二次元的に複数個設けられ、且つ、第一外部端子の外部側の先端部には半田からなる外部電極130を、その一部が樹脂部より露出するように設けられており、第二外部端子は少なくとも、半導体素子の端子面側でない側面側に樹脂より露出されて設けられている。



## 【特許請求の範囲】

【請求項1】 外形加工されたリードフレームを用い、外形寸法をほぼ半導体素子に合わせて封止用樹脂により樹脂封止したCSP (Chip Size Package) 型の半導体装置であって、半導体素子の端子とリードフレームの内部端子とはギャグボンディングにより電気的に結線されて、半導体素子をリードフレームに固定しており、リードフレームは、前記内部端子と、外部回路への接続のための第一外部端子と第二外部端子と、半導体素子の端子形成面に沿い、前記内部端子と第一外部端子ないし第二外部端子とを、または第一外部端子と第二外部端子とを一体的に連結する接続リードとを有し、前記第一外部端子は半導体素子の端子形成面へ直交して柱状に、一次元的ないし二次元的に複数個設けられ、且つ、第一外部端子の外部側の先端部には半田からなる外部電極が、その一部を樹脂部より露出するように設けられており、第二外部端子は少なくとも、半導体素子の側面側に樹脂より露出されて設けられていることを特徴とする樹脂封止型半導体装置。

【請求項2】 請求項1におけるリードフレームは、エッチング加工により少なくとも内部端子を含むインナーリード先端の厚さをリードフレーム素材の厚さよりも薄肉に外形加工したもので、内部端子及び第一の外部端子部を含む領域の接続リードはリードフレーム素材の板厚よりも薄く形成され、各内部端子のギャグボンディングする面はリードフレーム素材の一方の面で、ほぼ同一平面上にあり、第一外部端子部はリードフレーム素材の厚さと同じ厚さであることを特徴とする樹脂封止型半導体装置。

【請求項3】 請求項1ないし2において、半導体素子の端子は半導体素子の端子形成面の1辺にはほぼ平行な、略中心を通る線上に沿って設けられていることを特徴とする樹脂封止型半導体装置。

## 【発明の詳細な説明】

## 【0001】

【産業上の利用分野】 本発明は、半導体装置の多端子化に対応でき、且つ、実装性の良い樹脂封止型半導体装置に関するものである。

## 【0002】

【従来の技術】 近年、半導体装置は、LSIのASICに代表されるように、電子機器の高性能化と軽薄短小の傾向から、益々、高集積、小型化、高機能化が求められるようになってきている。これに伴い、リードフレームを用いた樹脂封止型の半導体装置（プラスチックパッケージ）においても、SOJ (Small Outline J-leaded Package) やQFP (Quad Flat Package) のような表面実装型のパッケージの実用化を経て、TSOP (Thin Small Outline Package) へと薄型化を主軸としたパッケージの小型化を目的とした開発、更

には、パッケージ内部の3次元化によるチップ収納効率目的としたLOC (Lead On Chip) の構造的な開発が、高集積化技術、小型化技術の進歩とともに行われてきた。

【0003】 しかしながら、上記従来のパッケージには、パッケージ外周部分のリードの引き回しがあり、小型化は、ほぼ限界と言われるようになってきた。特に、TSOPに代表される半導体装置の多端子化に対しては、リードフレームのインナーリードピッチ、アウターリードピッチの狭小化から、多端子化には限界が見えてきた。これは、インナーリードピッチの狭小化に対しては、微細加工上の問題やボンディング性の問題があり、アウターリードピッチの狭小化からは実装性の問題があることによる。一つには、微細加工に適していると言われる、図5に示す従来のエッチング加工において、リードフレーム素材の板厚を薄くすることにより、微細加工がし易くなるが、板厚を薄くにしたがいアウターリードの強度確保が難しくなるのである。

## 【0004】

【発明が解決しようとする課題】 このような状況のもと、外形寸法をほぼ半導体素子に合わせて封止用樹脂により樹脂封止したCSP (Chip Size Package) と言われる、小型で実装性が良いパッケージが提案されるようになってきたが、このCSPにおいても、多端子化に対する対応が求められていた。また、CSPは、実装面では優れるものの、半導体素子の端子（パンプ）とインナーリードとの結線の作業性や該結線に起因したパッケージクラック等の問題が残っており、この対応が求められていた。本発明は、このような状況のもと、リードフレームを用いたCSPタイプの樹脂封止型半導体装置において、小型で実装性が良く、且つ、多端子化に対応できるものを提供しようとするものである。同時に、半導体素子の端子（パンプ）とインナーリードとの結線に起因したパッケージクラックの発生が少なくできるものを提供しようとするものである。

## 【0005】

【課題を解決するための手段】 本発明の樹脂封止型半導体装置は、外形加工されたリードフレームを用い、外形寸法をほぼ半導体素子に合わせて封止用樹脂により樹脂封止したCSP (Chip Size Package) 型の半導体装置であって、半導体素子の端子（パンプ）とリードフレームの内部端子とはギャグボンディングにより電気的に結線されて、半導体素子をリードフレームに固定しており、リードフレームは、前記内部端子と、外部回路への接続のための第一外部端子と第二外部端子と、半導体素子の端子（パンプ）形成面に沿い、前記内部端子と第一外部端子ないし第二外部端子とを、または第一外部端子と第二外部端子とを一体的に連結する接続リードとを有し、前記第一外部端子は半導体素子の端子（パンプ）形成面へ直交して柱状に、一次元的ない

し二次元的に複数個設けられ、且つ、第一外部端子の外部側の先端部には半田からなる外部電極が、その一部を樹脂部より露出するように設けられており、第二外部端子は少なくとも、半導体素子の端子面側でない側面側に樹脂より露出されて設けられていることを特徴とするものである。そして、上記におけるリードフレームは、エッチング加工により少なくとも内部端子を含むインナーリード先端の厚さをリードフレーム素材の厚さよりも薄肉に外形加工したもので、内部端子及び第一の外部端子部を含む領域の接続リードはリードフレーム素材の板厚よりも薄く形成され、各内部端子のギャングボンディングする面はリードフレーム素材の一方の面で、ほぼ同一平面上にあり、第一外部端子部はリードフレーム素材の厚さと同じ厚さであることを特徴とするものである。そしてまた、上記において、半導体素子の端子（パンプ）は半導体素子の端子（パンプ）形成面の1辺にほぼ平行な、略中心を通る線上に沿って設けられていることを特徴とするものである。

#### 【0006】

【作用】本発明の樹脂封止型半導体装置は、このような構成にすることにより、小型で実装性が良く、且つ、多端子化に対応できる半導体装置の提供を可能としている。同時に、半導体素子の端子（パンプ）とインナーリードとの結線に起因したパッケージクラックの発生が少なくできる半導体装置の提供を可能としている。詳しくは、外形加工されたリードフレームを用いた、CSP（Chip Size Package）型の樹脂封止型半導体装置であって、リードフレームは、半導体素子側の面にて半導体素子の端子（パンプ）と内部端子とをギャングボンディングにより電気的に結線しており、第一外部端子は半導体素子の端子（パンプ）形成面へ直交して柱状に、一次元的ないし二次的に複数個設け、且つ、第二外部端子は少なくとも、半導体素子の端子面側でない側面側に樹脂より露出されて設けられていることにより、パッケージの小型化と多端子化を可能としている。そして、上記におけるリードフレームは、エッチング加工により内部端子および少なくとも内部端子と第一外部端子部とを含む領域の接続リードをその厚さをリードフレーム素材の厚さよりも薄肉に外形加工したもので、内部端子はリードフレーム素材の板厚よりも薄く形成され、各内部端子のギャングボンディングする面はリードフレーム素材の一方の面で、ほぼ同一平面上にあり、第一外部端子部はリードフレーム素材の厚さと同じ厚さとするこにより、ギャングボンディングの際の応力の解放がし易いものとしており、半導体装置作製工程における各種熱処理等により起こる、前記応力に起因したパッケージクラック等の欠陥が発生しにくいものとしている。内部端子および接続リードを薄肉にすることにより、一層の多端子化に対応できるものとしている。更に、外形寸法をほぼ半導体素子に合わせて封止用樹脂に

より樹脂封止したCSPとすることにより、パッケージ内部の配線長を短かくでき、寄生容量が小さくなり信号の伝搬遅延時間が短くなる、等の利点を備えたものとしている。

#### 【0007】

【実施例】本発明の樹脂封止型半導体装置を実施例に基づいて説明する。図1（a）は実施例の樹脂封止型半導体装置の一部分を展開した斜視図で、図1（b）はその断面概略図を示したものであるが、半導体素子とリードフレームの上下位置関係は逆で示してある。図2は本実施例の半導体装置に用いられたリードフレームの平面図を示したものである。図1、2中、100は樹脂封止型半導体装置、110は半導体素子、110Aは端子（パンプ）、120はリードフレーム、121は内部端子、122は第一外部端子、123は第二外部端子、124は接続リード、125はダムバー、126連結部、127フレーム（枠部）、130は外部電極（半田）、140は封止用樹脂、160は中心線である。本実施例の樹脂封止型半導体装置100は、図2に示す、エッチングにより外形加工されたリードフレーム120を用い、外形寸法をほぼ半導体素子に合わせて封止用樹脂140により樹脂封止したCSP（Chip Size Package）型の半導体装置である。尚、図1では分かり易くするため端子数、リード数等を少なく図示してある。リードフレーム120の内部端子121は、ほぼ中心線160上にて、半導体素子110の端子（パンプ）110Aとギャングボンディングにより電気的に結線されている。リードフレーム120の第一外部端子122は、外部回路への接続のための端子で、半導体素子110の端子（パンプ）110A形成面へ直交するように形成されており、この端子の外部側には半田からなる外部電極130が封止用樹脂140から外部へ露出するように設けられている。第二外部端子123も外部回路への接続のための端子で、少なくとも、半導体素子110の端子（パンプ）110A形成面でない側面に樹脂より露出されて設けられている。接続リード124は、半導体素子110の端子（パンプ）110A形成面に沿い、内部端子121と第一外部端子122とを、ないし第一外部端子122と第二外部端子123とを一体的に連結している。

【0008】図1（b）に示すように、図2にその平面図が示される本実施例に用いられたリードフレーム120は、内部端子121を含む接続リード124の厚さ $t_1$ をリードフレーム素材の厚さ $t_0$ よりも薄肉に外形加工してあり、第一外部端子122はリードフレーム素材の厚さ $t_0$ と同じ厚さに形成してあり、各内部端子のギャングボンディングする面はリードフレーム素材の一方の面であって、ほぼ同一平面上になるように形成してある。そして、第二外部端子123の近傍で、接続リード124は、第一外部端子の先端方向へ折れ曲がった形状

をしている。この為、各内部端子121と半導体素子110の端子(パンプ)110Aとを一括してギャグボンディングする際に、リードフレームに応力がかかるが、図1(b)に示すように、応力が解放し易い形状になっている。また、内部端子121および接続リード124の少なくとも一部を薄肉にしてあることにより、多端子化に対応できるものとしている。尚、使用したリードフレーム120の42合金(42%ニッケル-鉄合金)を素材としたもので、素材の厚さは、第一外部端子部の厚さと同じく0.15mm厚で、内部端子121等、薄肉部の厚さは0.05mmであった。

【0009】次に、本実施例半導体装置100の製造方法を図3を基づいて簡単に説明する。図3は本実施例半導体装置100の製造工程を示したもので、第一外部端子とそれに接続する接続リードを示した断面図である。先ず、エッチング加工にて、図2に示すリードフレーム120を作製する。(図3(a))

リードフレーム120の作製は、リードフレーム素材の両面に感光性のレジストを塗布した後に、所定のパターン版を用い両面のレジストをパターンニングした後に、乾蝕等の処理を経て、通常の塩化第二鉄を主成分としたエッチング液をスプレー噴射して外形加工したものであるが、図2に示す、内部端子121や接続端子124の一部を薄肉に形成するためにパターン版を工夫して、外形加工するとともに、その部分を薄肉にエッチング形成する。

【0010】このような、外形加工方法は、例えば図4(a)に示すように、リードフレーム素材410の両面に感光性のレジスト420を全面塗布した後に、所定のパターン版を用いて製版して図4(b)に示すように、リードフレーム素材の両面にレジストパターン420A、420Bを形成し、図4(c)に示すように、リードフレーム素材420の両面からエッチング液430を吹きかけ、リードフレーム素材420の板厚よりも薄肉に外形加工するのであるが、パターン版を工夫して、それぞれ図4(b1)、図4(b2)に示す420A、420Bのようなレジストパターンを形成することにより、リードフレーム素材よりも薄肉の接続リード124と、リードフレーム素材と同じ厚さの第一外部端子122をエッチング加工にて作製する。A1-A2、B1-B2に対応する位置におけるエッチング完了後の断面が、それぞれ図4(c1)、図4(c2)である。尚、ここで、エッチング加工を安定的に行いたい場合、また微細加工が要求される場合には、上記のようにして製版された状態で1回目のエッチングを行い、外形形状が貫通形成される前の、適当な時期に一旦エッチングを中止して、図4(d)に示すように、腐蝕された一方の面側に耐腐蝕性の物質である充填材440(例えばホットメルト型のワックス等)を充填し、レジストパターン420B等をも覆った後に、他方の面側から2回目のエッチ

ング加工を行い、貫通させる方法も採っても良い。尚、図5(d1)は、この場合のA1-A2に対応する位置の1回目のエッチング終了後に耐腐蝕性の充填材440を充填した図を示している。エッチング完了後、レジスト420や充填した物質440を剝離し、洗浄処理等を施し、リードフレームを得る。

【0011】次いで、リードフレーム120のギャグボンディング側を半導体素子110の端子(パンプ)110A面側に向け、半導体素子110側でない方から図2に示す連結部126を打ち抜くとともに、ギャグボンディングを行い、内部端子121と半導体素子110の端子(パンプ)110Aとの結線を行った。(図3

(b))

尚、連結部126を打ち抜く際には、打ち抜き後に各内部端子がずれたり、ばたつかないように、予め内部端子固定用のテーピングをしておくとも良い。この後、半導体素子よりも若干大きめに、全体を樹脂封止した。(図3(c))樹脂封止は、金型を用いて行った。次いで、樹脂封止ラインよりも外部にあるリードフレーム120の、図2に示すフレーム(枠)部127等を打ち抜き金型により切断除去した。(図3(d))

次いで、封止用樹脂140から外部に一端を露出した、第一外部端子122の外部側の面に半田からなる外部電極130を作製した。(図3(e))

【0012】尚、エッチングの加工を簡単化するためには、図3(a1)のように、リードフレームを外形加工した後に、図3(a2)のように、プレスによる折り曲げ加工を行って、図3(c)~図3(e)の工程を経て良い。

【0013】

【発明の効果】本発明の樹脂封止型半導体装置は、上記のような構成にすることにより、小型で実装性が良く、且つ、多端子化に対応できる半導体装置の提供を可能としている。また同時に、半導体素子の端子(パンプ)とインナーリードとの結線に起因したパッケージクラックの発生が少なくできる半導体装置の提供を可能としている。本発明の樹脂封止型半導体装置は、外形加工されたリードフレームを用い、外形寸法をほぼ半導体素子に合わせて封止用樹脂により樹脂封止したCSP(Chip Size Package)型の半導体装置において、ギャグボンディングにより一括結線させており、作製の作業の面でワイヤボンディング結線に比べ能率的であり、結線部にて半導体素子が固定されるため、ワイヤボンディングによる結線の場合のように、接着材を用いてダイパッド部に固定する必要もないものとしている。更に、内部端子および接続リードを薄肉にすることにより、一層の多端子化に対応できるものとしており、外形寸法をほぼ半導体素子に合わせて封止用樹脂により樹脂封止したCSPとすることにより、パッケージ内部の配線長を短かくでき、寄生容量が小さくなり信号の伝搬遅

延時間が短くなる、等の利点を備えたものとしている。

【図面の簡単な説明】

【図1】実施例の樹脂封止型半導体装置の概略図

【図2】実施例の樹脂封止型半導体装置に用いられたリードフレームの平面図

【図3】実施例の樹脂封止型半導体装置の作製工程概略図

【図4】薄肉に外形加工するエッチング加工方法を説明するための図

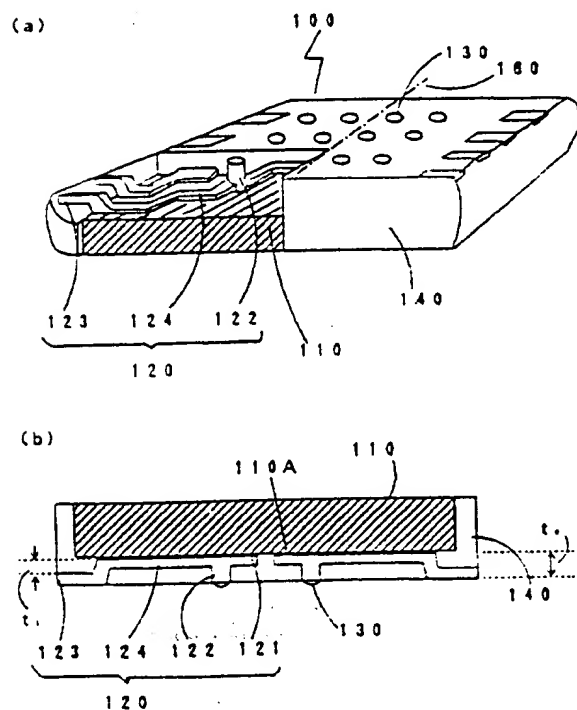
【図5】従来のリードフレームのエッチング加工方法

【符号の説明】

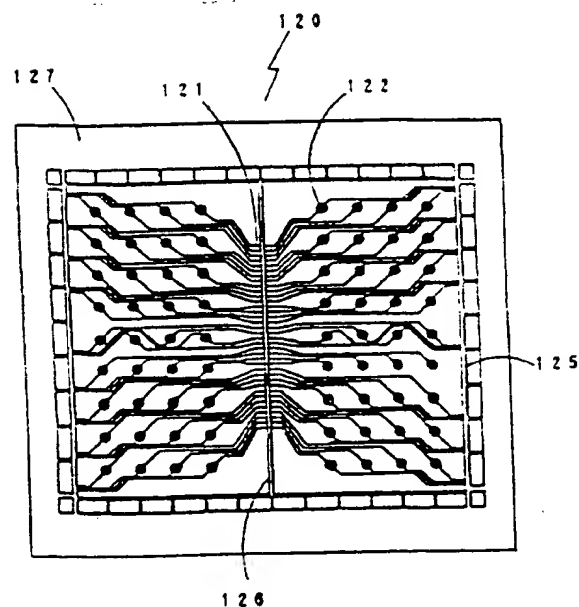
100 樹脂封止型半導体装置  
110 半導体素子  
110A 端子（パンプ）  
120 リードフレーム  
121 内部端子  
122 第一外部端子

123 第二外部端子  
124 接続リード  
125 ダムバー  
126 連結部  
127 フレーム（枠部）  
130 外部電極（半田）  
140 封止用樹脂  
160 中心線  
410 リードフレーム素材  
420 レジスト  
420A、420B レジストパターン  
430 エッチング液  
440 充填材  
510 リードフレーム素材  
520 レジスト  
530 レジストパターン  
540 インナーリード

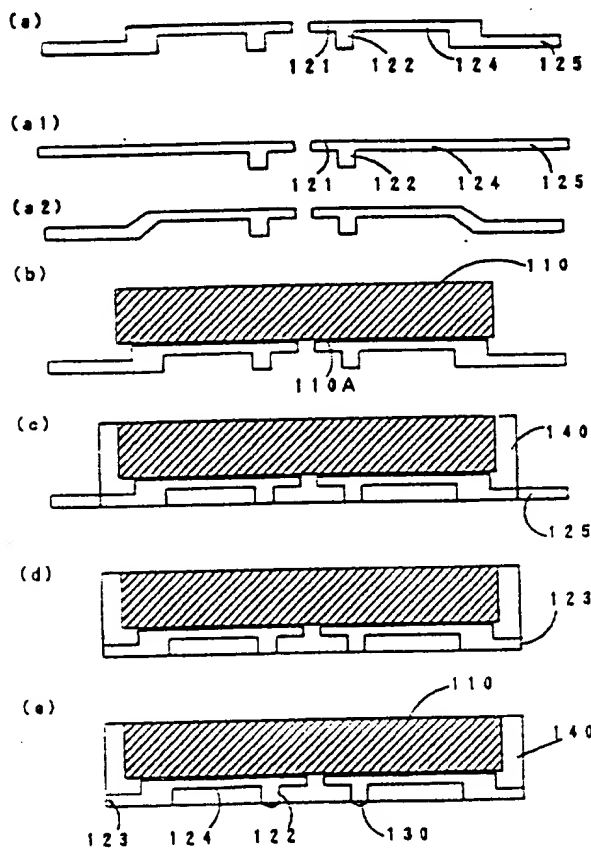
【図1】



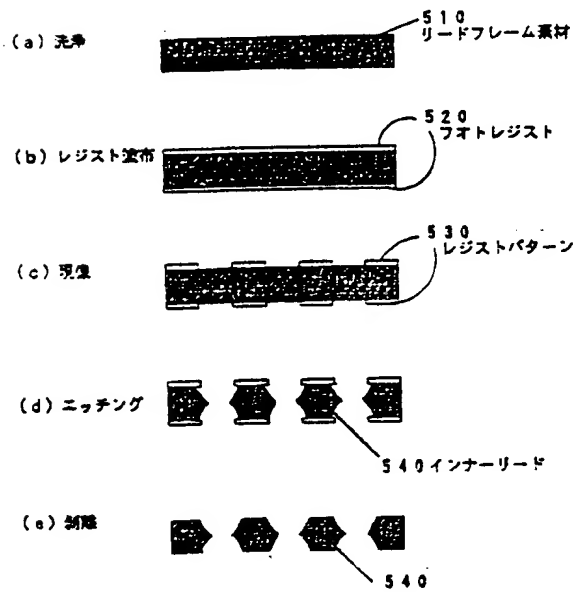
【図2】



【図3】



【図5】



【図4】

